

VYSVĚTLENÍ ZADÁVACÍ DOKUMENTACE Č. 2

ve smyslu ust. § 98 odst. 3 zákona č. 134/2016 Sb., o zadávání veřejných zakázek, ve znění pozdějších předpisů
(dále jen „ZZVZ“)

Název veřejné zakázky: Výpočetní klastry VPP pro projekt EVT s diskovými poli, s UPS zdroji a příslušenstvím, část 2.: Výpočetní uzly žiletkového typu

Evidenční číslo zakázky: Z2017-011532

Zadavatel: Západočeská univerzita v Plzni
Univerzitní 8, 306 14 Plzeň
IČ: 497 77 513

Dne 22. 8. 2017 obdržel zadavatel žádost o vysvětlení zadávací dokumentace ve smyslu ust. § 98 odst. 3 ZZVZ v níže uvedeném znění. Přestože byla žádost o vysvětlení doručena mimo zákonem stanovenou lhůtu, zadavatel tímto nad rámec svých zákonných povinností poskytuje vysvětlení všem potencionálním dodavatelům.

Dotaz č. 1:

Část 2 – 1. Sestava výpočetních žiletkových uzlů typu A

Zadavatel požaduje možnosti uplink připojení 1x 1Gbps RJ45, 2x 40Gbps QSFP, 8x 10Gbps SFP+. Skutečně je nutné, aby rozhraní 2x 40Gbps QSFP a 8x 10Gbps SFP+ byla aktivní zároveň? Limitní cenu a ostatní technickou specifikaci splňují pouze zařízení, která mají aktivní buď 2x 40Gbps QSFP nebo 8x 10Gbps SFP+. Vzhledem k požadavku na 2 ks SFP+ transceiver 10GBASE-CU 5m Cisco kompatibilní předpokládáme, že je pro zadavatele podstatné rozhraní SFP+. Prosíme však o upřesnění.

Odpověď zadavatele:

Pro připojení zařízení do sítě je pro nás podstatné zařízení SFP+. Z tohoto důvodu není nutné, aby uváděná rozhraní byla aktivní zároveň.

Dotaz č. 2:

Část 2 – 1. Sestava výpočetních žiletkových uzlů typu A

Zadavatel požaduje paměť ECC registered DDR4 2400MT/s. Vzhledem k tomu, že zadavatel zároveň dle ostatní technické specifikace požaduje procesor Intel Xeon řady E3, je tento požadavek nesplnitelný. Požadovaný parametr ECC registered plní až procesory Intel Xeon řady E5, které jsou ale velmi drahé a v případě jejich použití by byla limitní cena nedostatečná. Může uchazeč nabídnout paměti typu ECC unbuffered, které korespondují s požadovaným CPU?

Odpověď zadavatele:

Ano, paměti ECC unbuffered jsou vyhovující.



Dotaz č. 3:

Část 2 - 2. Sestava výpočetních žiletkových uzlů typu B – 3 šasí

Zadavatel požaduje paměť ECC registered DDR4 2400MT/s. Vzhledem k tomu, že zadavatel zároveň dle ostatní technické specifikace požaduje procesor Intel Xeon řady E3, je tento požadavek nesplnitelný. Požadovaný parametr ECC registered plní až procesory Intel Xeon řady E5, které jsou ale velmi drahé a v případě jejich použití by byla limitní cena nedostatečná. Může uchazeč nabídnout paměti typu ECC unbuffered, které korespondují s požadovaným CPU?

Odpověď zadavatele:

Ano, paměti ECC unbuffered jsou vyhovující.

S ohledem na povahu vysvětlení zadávací dokumentace a v souvislosti s ust. § 98 odst. 3 ZZVZ, **zadavatel neprodlužuje lhůtu pro podání nabídek**. Lhůta pro podání nabídek tedy končí dne **30. 8. 2017 v 10:00 hodin**.

V Plzni dne **22. 08. 2017**



.....
Jitka Růžičková
vedoucí oddělení Nákupu a veřejných zakázek
Západočeská univerzita v Plzni

